

Università degli Studi del Sannio
Dipartimento di Ingegneria
Corso di Laurea in Ingegneria Informatica

ORARIO DELLE LEZIONI

2° ANNO 2° SEMESTRE

Attività didattiche frontali: 28 febbraio 2022 – 06 giugno 2022

| ORARIO | LUNEDI | MARTEDI | MERCOLEDI | GIOVEDI | VENERDI |
|--------|--------|--|--|---|--|
| 9-10 | | Elettronica Aula SA9 | | Controlli automatici Aula G12 | Controlli automatici Aula G12 |
| 10-11 | | Elettronica Aula SA9 | | Controlli automatici Aula G12 | Controlli automatici Aula G12 |
| 11-12 | | Elettronica Aula SA9 | Architettura dei calcolatori Aula SA9 | Architettura dei calcolatori Aula G12 | Architettura dei calcolatori Aula G12 |
| 12-13 | | Fondamenti di telecomunicazioni Aula SA9 | Architettura dei calcolatori Aula SA9 | Architettura dei calcolatori Aula G12 | Architettura dei calcolatori Aula G12 |
| 13-14 | | Fondamenti di telecomunicazioni Aula SA9 | | | |
| 14-15 | | | Fondamenti di telecomunicazioni Aula SA9 | Elettronica Aula G12 | Fondamenti di telecomunicazioni Aula G12 |
| 15-16 | | | Fondamenti di telecomunicazioni Aula SA9 | Elettronica Aula G12 | Fondamenti di telecomunicazioni Aula G12 |
| 16-17 | | | | Elettronica Aula G12 | |
| 17-18 | | | | | |
| | | | | | |

Architettura dei calcolatori (9 CFU):

Prof. Umberto Villano (villano@unisannio.it)

Controlli automatici (6 CFU):

Prof. Luigi Iannelli (mutua con ExAT) (luiannel@unisannio.it)

Fondamenti di telecomunicazioni (9 CFU):

Prof. Maurizio Di Bisceglie(dibisceg@unisannio.it)

Elettronica (9 CFU):

Prof. Andrea Cusano (acusano@unisannio.it)